



AMINE DARHOUR

Ingénieur Electronique chez **SDEC FRANCE**

29 ans

+33 6 60 58 20 24

darhour.med.amine@gmail.com

Tours, FRANCE

Permis B

EDUCATION

Master 2 – Electronique embarquée

Université de Lorraine, Nancy
2018 – 2019

Diplôme Ingénieur – Génie Electrique

ENSA Khouribga
2013 – 2018

EXPERTISE

- Pilotage de projet.
- Électronique numérique et analogique.
- Conception des circuits électroniques.
- Contrôle et dépannage des cartes électroniques.
- Test et Validation des cartes électroniques.
- Développement et test des faisceaux électriques.
- Développement Software (C, C++, C#).
- Développement hardware (VHDL).

LANGUES

- Anglais
- Arabe

EXPERIENCE PROFESSIONNELLE

Depuis
11/2023

SDEC FRANCE – Chef de projet Electronique

- Pilotage des projets pour le développement de nouveaux produits SDEC.
- Réalisation des modifications de produits SDEC.
- Assurance des équipements électroniques conçus répondant aux besoins CEM.
- Conception des cartes électroniques.
- Test et documentation du travail effectué et des résultats obtenus.
- Organisation et suivi de l'activité dans le laboratoire.
- Proposition des solutions techniques et des pistes d'amélioration sur les cours, moyens et longs termes.

09/2021
–
10/2023

EXPLEO GROUP – Ingénieur Electronique Hardware – Software, System.

- **PHINIA (Blois)** : Electronique Hardware & System.
- **Groupe Renault (Guyancourt)** : Pilotage projet ADAS Resim.
- **SNCF (St-Pierre des corps)** : Développement logiciel d'un simulateur de train multiple NAT/R2N.

Environnement Techniques :

C, C#, Git, Linux, Matlab Simulink, Jira, ECU-Forge, Flasher, VISU.

10/2019
–
08/2021

AKKA TECHNOLOGIES – Ingénieur Electronique Hardware – Software.

- **LEACH INTERNATIONAL (Niort)** : Test, Validation, Contrôle et Dépannage des équipements et cartes électroniques.
- **AKKA Research** : Développement C, C++ et conception des interfaces graphiques.

Environnement Techniques :

Altium Designer, FPGA, PuTTY, WinSCP, JIRA, C, C++, Shell, Git, UML, Trello, Linux, Qt Creator.

04/2019
–
09/2019

LUMIPLAN – Nantes – Stage Ingénieur Electronique Hardware.

Développement d'une BIV (Borne Informations Voyageurs) LED double face – Conception électronique de la carte STORK d'extension.

Environnement Techniques :

VHDL, Altium Designer, FPGA, PuTTY, WinSCP, JIRA, Git.

02/2018
–
07/2018

ICARE SYSTEMS – Tours – Stage Ingénieur Automatismes.

Intégration Ligne de convoyage Pignons JR RENAULT Cléon.

Environnement Techniques :

SEE ELECTRICAL, STEP7, GRAFCET, GP-PRO-EX.